



DX-WF24

Wi-Fi/蓝牙二合一模组

技术手册

版本：1.2

日期：2023-07-10





更新记录

版本	日期	说明	作者
V1.0	2022/12/25	初始版本	LSL
V1.1	2023/6/12	新增硬件部分图表	LSL
V1.2	2023/7/10	更新硬件参数	LSL

联系我们

深圳大夏龙雀科技有限公司

邮箱: sales@szdx-smart.com

电话: 0755-2997 8125

网址: www.szdx-smart.com

地址: 深圳市宝安区航城街道航空路华丰智谷 A1 座 601

目录

1. 模块介绍	错误！未定义书签。
1.1. 概述	- 5 -
1.2. 特点	- 5 -
1.3. 应用	- 6 -
1.4. 功能框图	- 6 -
1.5. 基础参数	- 7 -
2. 应用接口	- 8 -
2.1. 模块引脚定义	- 8 -
2.2. 引脚定义说明	- 8 -
2.3. 电源设计	- 9 -
2.4. 功耗	- 12 -
2.5. 硬件物理接口	- 13 -
2.6. 参考连接电路	- 17 -
3. 电气特性、射频特性和可靠性	- 18 -
3.1. 最大额定值	- 18 -
3.2. 推荐使用条件	- 18 -
3.3. 数字 LDO	- 18 -
3.4. 静电防护	- 19 -
4. 机械尺寸及布局建议	- 19 -
4.1. 模块机械尺	- 19 -
4.2. 推荐封装	- 20 -
4.3. 模块俯视图/底视图	- 20 -
4.4. 硬件设计布局建议	- 21 -
5. 储存、生产和包装	- 22 -
5.1. 存储条件	- 22 -
5.2. 模块烘烤处理	- 22 -
5.3. 回流焊	- 23 -
5.4. 包装规格	- 24 -

表格索引

表 1：基础参数表	- 7 -
表 2：引脚定义说明表	- 8 -
表 3：电源接口引脚定义表	- 9 -
表 4：CEN 引脚定义表	- 10 -



表 5 : 功耗表	- 12 -
表 6 : SAR ADC 输入通道	- 16 -
表 7 : 绝对最大额定值表	- 18 -
表 8 : 推荐运行条件	- 18 -
表 9 : 数字 LDO	- 18 -
表 10 : ESD 评级	- 19 -

图片索引

图 1 : 功能框图	- 7 -
图 2 : 模块引脚定义	- 8 -
图 3 : 突发传输电源要求	- 10 -
图 4 : 供电参考电路	- 10 -
图 5 : 复位参考电路	- 11 -
图 6 : 按键复位参考电路	- 11 -
图 7 : I2C 通信时序图	- 13 -
图 8 : I2C 从机时序图	- 14 -
图 9 : SPI 通信时序图	- 14 -
图 10 : SPI 从机框图	- 15 -
图 11 : 8 字节控制类型	- 15 -
图 12 : 4 字节控制类型	- 15 -
图 13 : SPI 从机时序图	- 16 -
图 14 : 典型应用电路	- 17 -
图 15 : 串口电平转换参考电路	- 17 -
图 16 : 模块俯视及侧视尺寸图	- 19 -
图 17 : 建议封装尺寸图	- 20 -
图 18 : 模块俯视图和底视图	- 20 -
图 19 : 模块摆放参考位置	- 21 -
图 20 : 推荐的回流焊温度曲线	- 23 -
图 21 : 载带尺寸 (单位: 毫米)	- 24 -
图 22 : 卷盘尺寸 (单位: 毫米)	- 24 -
图 23 : 卷带方向	- 25 -

1. 模块介绍

1.1. 概述

DX-WF24 是一款 Wi-Fi/蓝牙二合一模组, 是深圳大夏龙雀科技有限公司为智能无线数据传输而打造, 采用 BK7238 芯片, 是一款高度集成的单芯片 Wi-Fi 802.11n 和蓝牙低功耗(BLE) 5.2 组合解决方案, 专为需要 Wi-Fi/蓝牙二合一和紧凑尺寸的应用而设计。集成了功能强大的 32 位 MCU 和一套全面的外设接口。本模块支持 UART、SPI、I2C 等接口, 支持 IO 口控制、ADC 采集, 具有低功耗、高性能、高速度等优点。除了具有丰富的外设接口外, 模组还拥有强大的信号处理能力, 适用于 IoT 领域等多种应用场景, 例如智能照明、智能家居、室内定位和其他复杂的物联网应用。

1.2. 特点

Wi-Fi:

- 特性 Wi-Fi 符合 IEEE 802.11 b/g/n 1x1 标准
- 支持 20MHz 通道
- 支持工作模式 STA、AP、AP+STA
- 发射功率高达+19 dBm
- 接收灵敏度-99 dBm

蓝牙 BLE:

- 支持 5.2 蓝牙协议
- 支持蓝牙低功耗(LE), 1 Mbps, 2 Mbps, 远距离(125 kbps 和 500 kbps)
- 广播扩展
- 蓝牙测向:到达角(AoA)和离开角(AoD)
- 支持多达 16 个天线阵列, 用于精确的室内定位集成蓝牙 LE/WLAN 共存(PTA)

存储器:

- 32 位 MCU, 最高 160MHz
- 2 MB SiP Flash
- 288 KB RAM
- UART/JTAG 用于下载和调试

外设 IO 口:

- 具有 15 个通用数字 IO 口



- 具有一个通用异步接收/发送(UART)接口
- 具有一个 SPI 接口
- 具有一个 I2C 接口
- 具有 6 个 32 位 PWM 通道
- 支持多达 4 个 ADC 外部输入通道

时钟管理:

- 外部振荡器: 26 MHz 晶体振荡器(X26M)
- 内部振荡器: 26 ~ 160 MHz 数字控制振荡器(DCO), 32 kHz 环形振荡器(ROSC)
- 480 MHz DPLL

电源管理:

- 工作电压: 2.7 V ~ 3.6 V (参考值: 3.3 V)
- 嵌入 LDO 稳压器
- 板载 PCB 天线/外接天线可选
- 工作温度范围: -40 ~ +105°C

1.3. 应用

- 摄像头视频流传输
- 智慧楼宇
- 智慧农业
- 健康/医疗/看护
- 可穿戴电子产品
- 家庭自动化
- OTT 电视盒/机顶盒设备
- 工业自动化
- 音频设备
- Wi-Fi 玩具
- 零售 & 餐饮

1.4. 功能框图

下图为 DX-WF24 WIFI 模块的功能框图, 阐述了其如下主要功能:

- 电源部分
- 基带部分

- 存储器
- 射频部分
- 外围接口

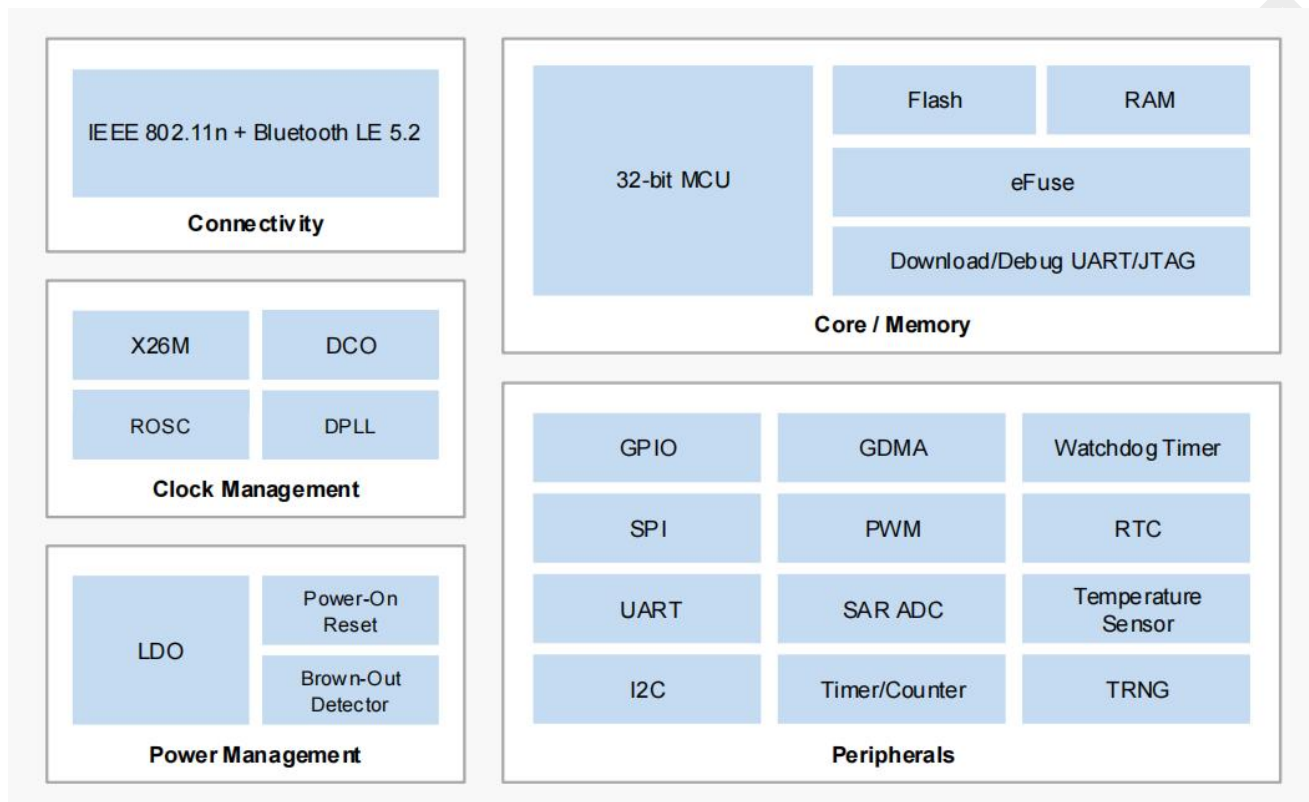


图 1：功能框图

1.5. 基础参数

表 1：基础参数表

参数名称	详情	参数名称	详情
模块型号	DX-WF24	工作电压	3.3V
调制方式	OFDM、MCS0(GF)、MCS7(GF)	模块尺寸	22 (L) ×15.2 (W) ×2.2 (H) mm
蓝牙协议	BLE 5.2	协议	IEEE 802.11 b/g/n
灵敏度	-99 dBm	发射功率	+19 dBm
射频输入阻抗	50Ω	频段	2412 ~ 2484 MHz
天线接口	板载天线 / 外接天线 (可选)	硬件接口	GDMA、SPI、RTC、PWM、UART、ADC、TRNG、I2C、
工作温度	MIN: -40℃ - MAX: +105℃	湿度	10%-95% 非冷凝

2. 应用接口

2.1. 模块引脚定义

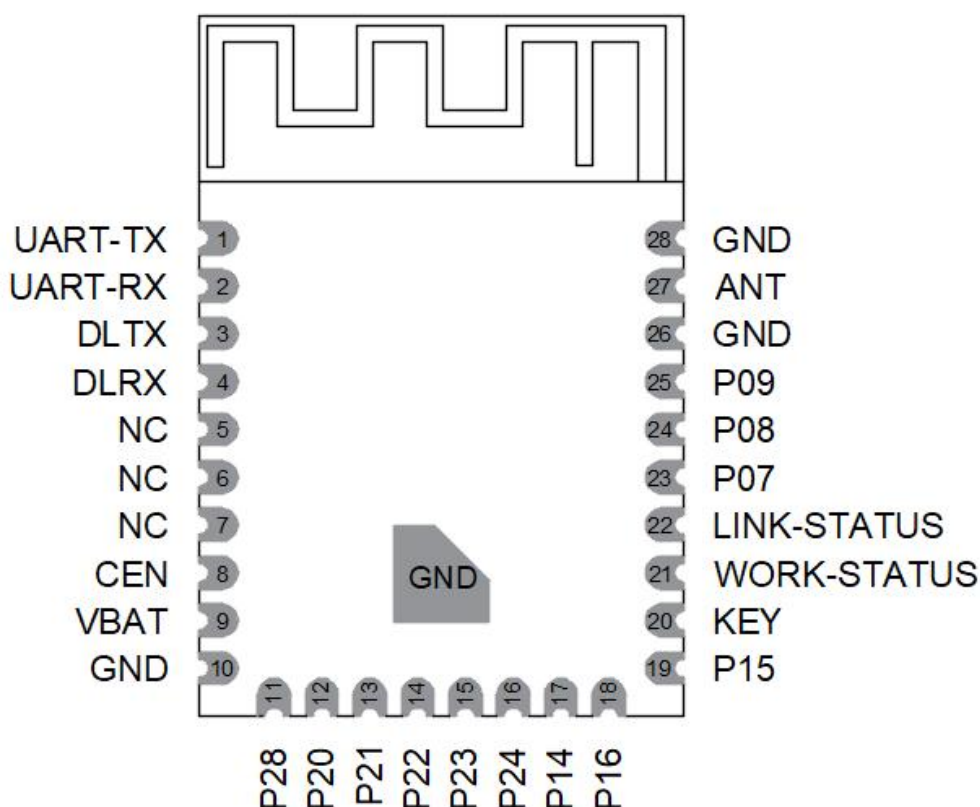


图 2：模块引脚定义

2.2. 引脚定义说明

表 2：引脚定义说明表

引脚序号	引脚名称	引脚功能	说明
1	UART-TX	串口数据输出	
2	UART-RX	串口数据输入	
3	DLTX	烧录口	

4	DLRX	烧录口	
5/6/7	NC	NC	空
8	CEN	复位	详情参考 2.3.3
9	VBAT	电源输入引脚	3.3V (典型值)
10/26/28	GND	电源地	
11	P28	I/O	可编程输入/输出脚
12	P20	I/O	可编程输入/输出脚
13	P21	I/O	可编程输入/输出脚
14	P22	I/O	可编程输入/输出脚
15	P23	I/O	可编程输入/输出脚
16	P24	I/O	可编程输入/输出脚
17	P14	I/O	可编程输入/输出脚
18	P16	I/O	可编程输入/输出脚
19	P15	I/O	可编程输入/输出脚
20	KEY	NC	
21	WORK-STATUS	模块工作状态输出脚	未连接: 1S 高电平 1S 低 连接状态: 3S 高 50ms 低
22	LINK-STATUS	蓝牙连接状态脚	未连接状态: 输出低电平 连接状态: 输出高电平
23	P07	I/O	可编程输入/输出脚
24	P08	I/O	可编程输入/输出脚
25	P09	I/O	可编程输入/输出脚
27	ANT	天线	可编程输入/输出脚

2.3. 电源设计

2.3.1. 电源接口

表 3: 电源接口引脚定义表

引脚名	引脚号	描述	最小值	典型值	最大值	单位
VBAT	9	模块电源	2.7	3.3	3.6	V
GND	10/26/28	地	-	0	-	V

2.3.2. 电源稳定性要求

DX-WF24 的供电范围为 2.7~3.6V，需要确保输入电压不低于 2.7V。下图是在射频突发传输时 VBAT 电压跌落情况。

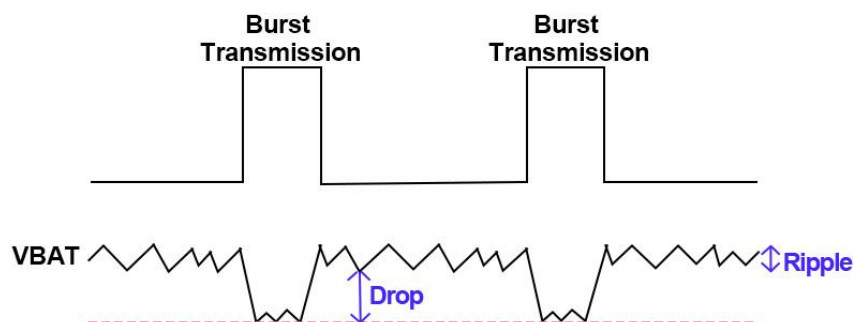


图 3：突发传输电源要求

为了减少电压跌落，建议给 VBAT 预留 2 个(100uF、0.1uF)具有最佳 ESR 性能的片式多层陶瓷电容 (MLCC)，且电容靠近 VBAT 引脚放置。参考电路如下：

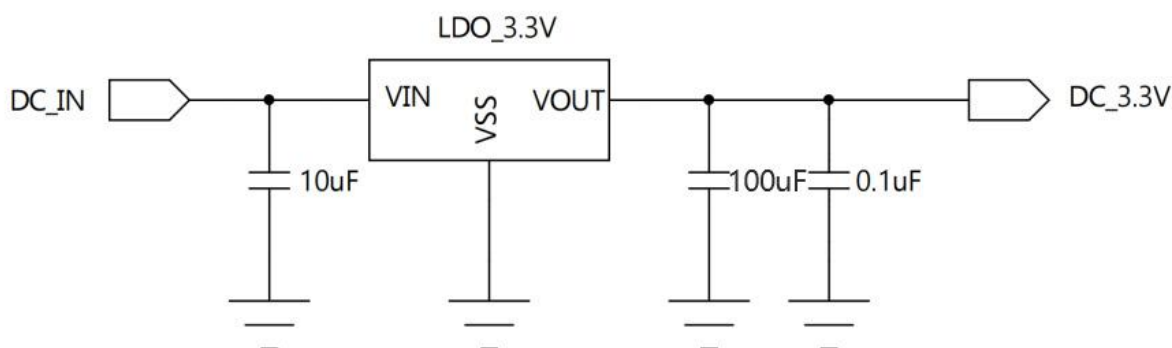


图 4：供电参考电路

2.3.3. CEN 复位脚说明

表 4：CEN 引脚定义表

引脚名	引脚号	I/O	描述	备注
CEN	8	I	模块复位	低电平复位

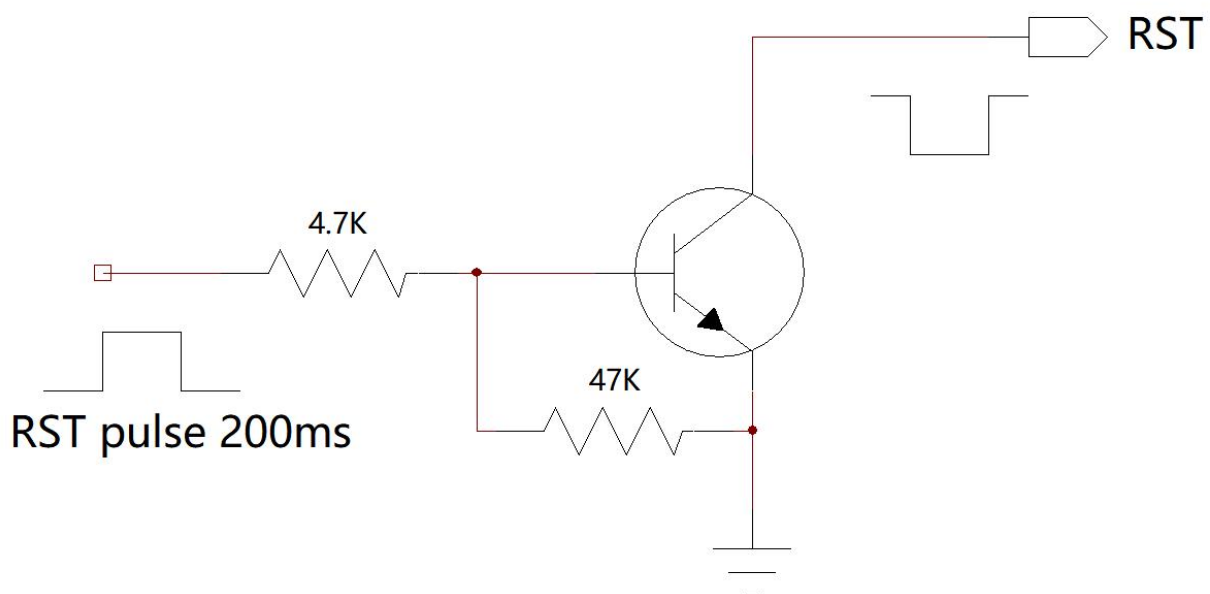


图 5: 复位参考电路

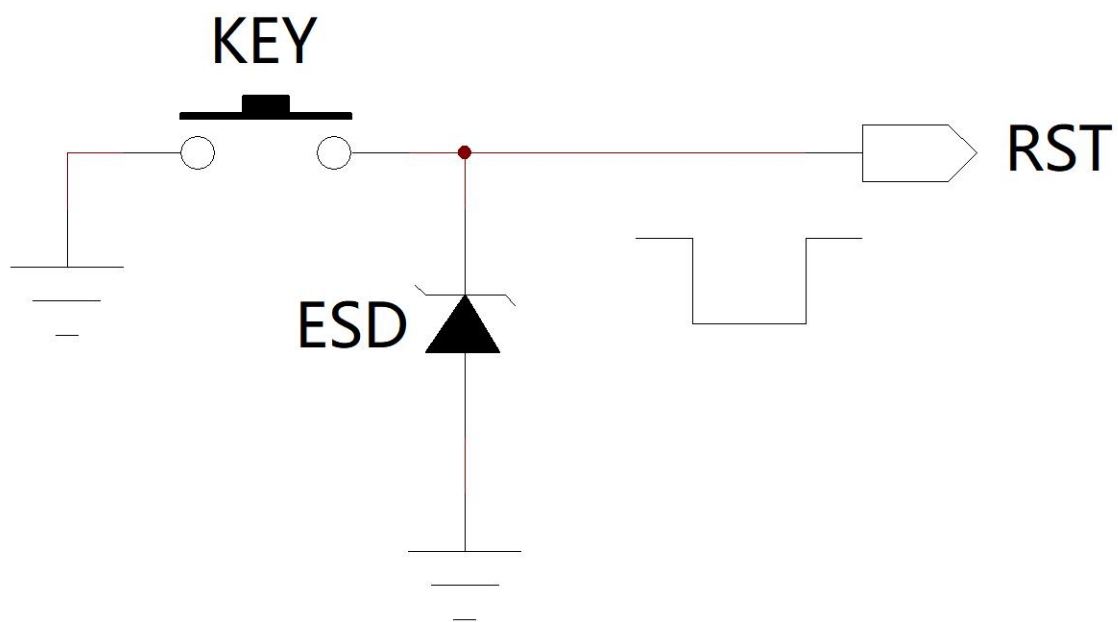


图 6: 按键复位参考电路

2.4. 功耗

表 5：功耗表

工作模式	工作状态	状态	蓝牙广播	电流	Unit
正常工作模式	STA	未连接	关闭	33.39	mA
	AP	未连接	关闭	40.85	mA
	STA 和 AP	未连接	关闭	42.02	mA
	STA	未连接	打开	34.17	mA
	AP	未连接	打开	41.35	mA
	STA 和 AP	未连接	打开	42.14	mA
	STA	已连接	关闭	37.06	mA
	AP	已连接	关闭	43.13	mA
	STA 和 AP	已连接	关闭	43.31	mA
	STA	已连接	打开	37.82	mA
	AP	已连接	打开	44.15	mA
	STA 和 AP	已连接	打开	42.98	mA
	STA 模式 TCP 通讯	最大数据量	打开	39.68	mA
	STA 模式 TCP 通讯	待机	打开	38.42	mA
	STA 模式 MQTT 通讯	最大数据量	打开	37.55	mA
	STAMQTT 通讯	待机	打开	37.25	mA

备注：

- 1、正常工作模式：长待机，长连接工作状态
- 2、该测试功耗为平均功耗

2.5. 硬件物理接口

2.5.1. 通用数字 IO 口

模块中定义了 7 个通用数字 IO 口。所有这些 IO 口都可以通过软件进行配置，实现各种功能，如按钮控制、LED 驱动或主控制器的中断信号等。不使用时保持悬空。

2.5.2. UART

DX-WF24 具有一个通用异步接收/发送(UART)接口，提供全双工，异步串行通信，波特率高达 6 Mbps。它们支持设置 5/6/7/8 位数据，以及奇、偶或无奇偶校验，停止位可以设置 1 位或者 2 位。UART1 支持 Flash 下载。

2.5.3. I2C 接口

DX-WF24 具有一个 I2C 接口，只需要两条总线，串行数据线(SDA)和串行时钟线(SCL)。I2C 接口可以作为主模式或从模式。它支持 7 位寻址的标准(最高 100kbps)和快速(最高 400kbps)模式。如果 SCL 上的低电平或总线空闲持续时间大于可编程阈值，则会对 MCU 产生中断。

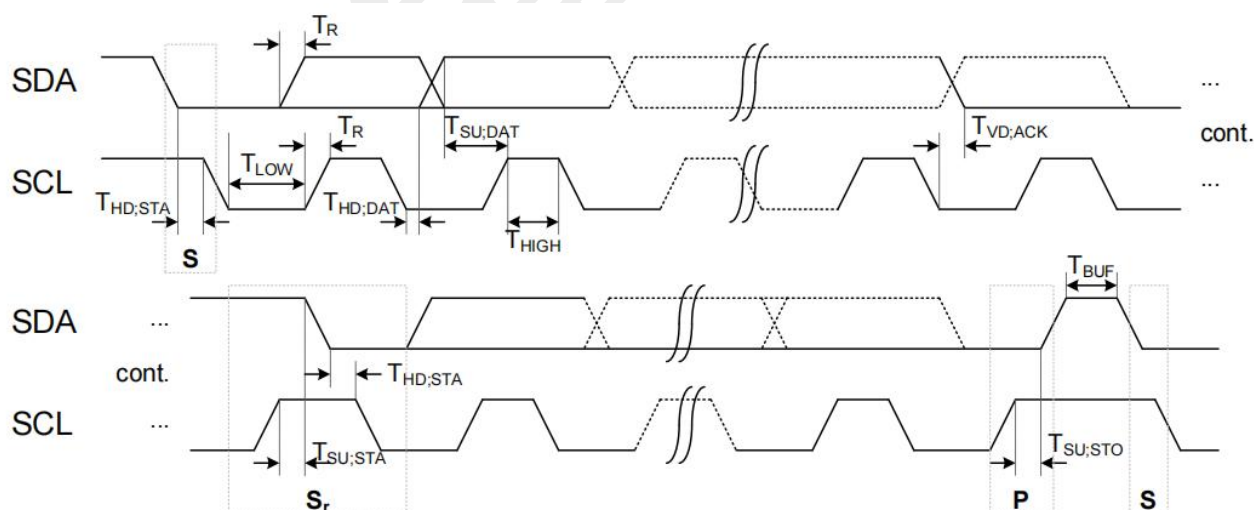


图 7: I2C 通信时序图

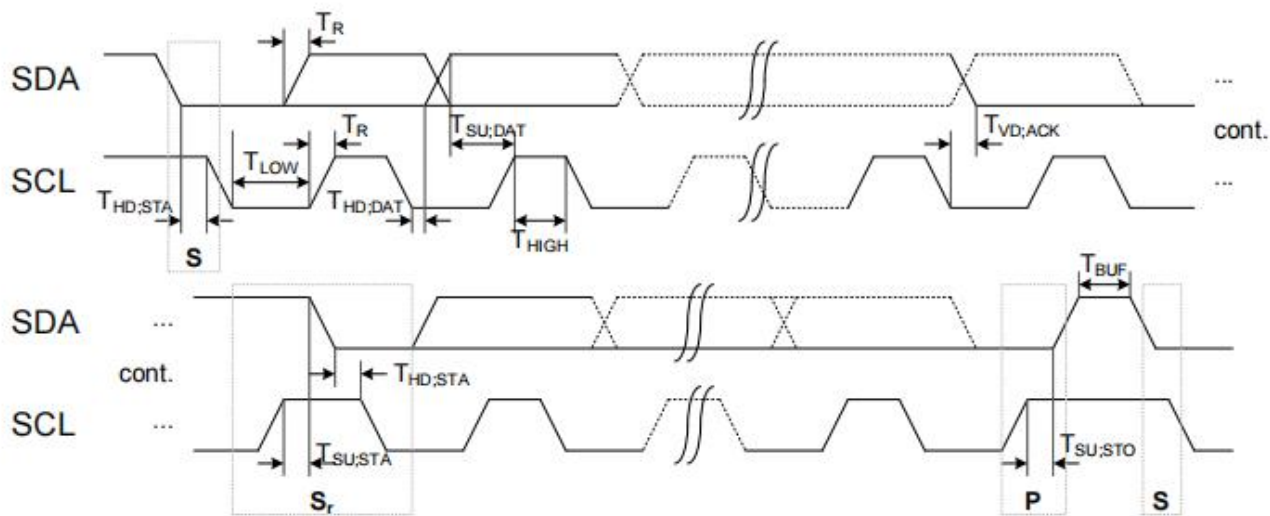


图 8: I2C 从机时序图

2.5.4. PWM

DX-WF24 具有 6 个 32 位 PWM 通道, 标记为 PWM0-PWM5(支持定时器模式)。每个 PWM 通道有三种模式:定时器模式、PWM 模式和捕获模式。每个通道的模式都是 32 位计数的多路复用, PWM 运行时钟可选择高速时钟或低功耗时钟。每个 PWM 独立运行, 有独立的占空比。

2.5.5. SPI 接口

DX-WF24 具有一个 SPI 接口, 可以在主或从模式下工作。SPI 接口允许时钟频率在主模式下高达 30 MHz, 在从模式下高达 20 MHz。SPI 接口支持可配置 8 位或 16 位数据宽度。SPI 接口支持 4 线和 3 线模式(无 CSN 引脚), 64 位 RX FIFO 和具有 DMA 功能的 64 位 TX FIFO。接收数据可以锁存在时钟信号的上升沿或下降沿上。发送数据可由 MSB 或 LSB 设置。

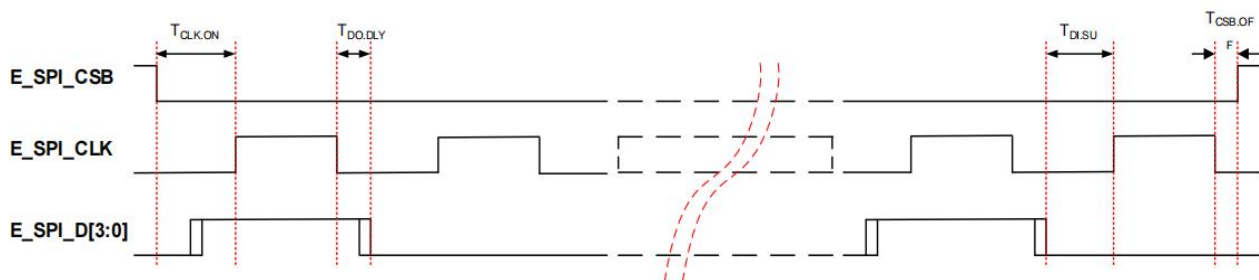


图 9: SPI 通信时序图

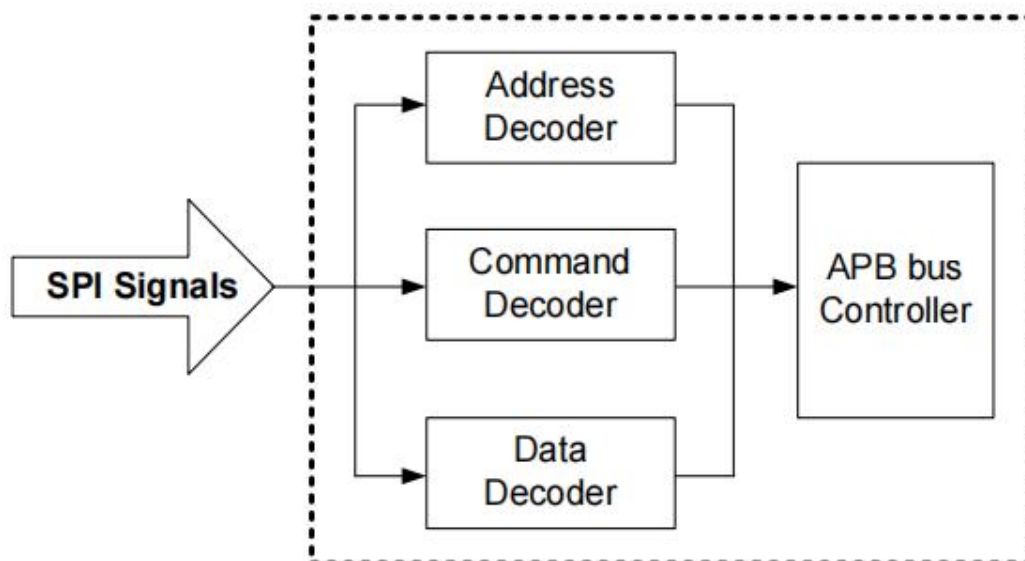


图 10: SPI 从机框图

SPI 从接口的通信协议使用 4 字节或 8 字节控制信号。在两种可用的通信协议之间，CPU 在启动控制之前选择一种。

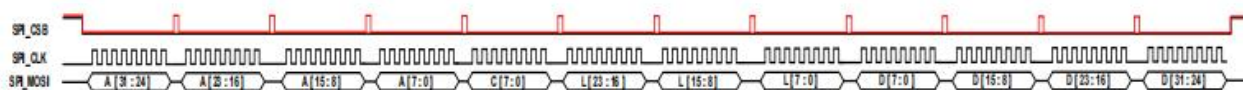


图 11: 8 字节控制类型

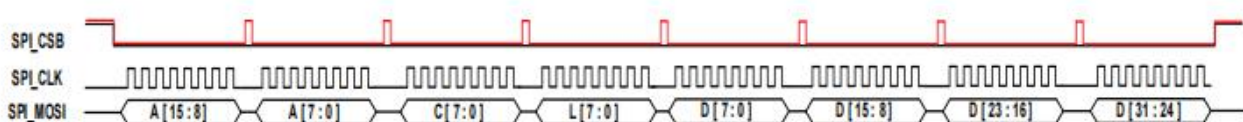


图 12: 4 字节控制类型

8 字节控制类型使用 4 字节地址、1 字节控制和 3 字节长度。4 字节地址显示受内部访问的寄存器的地址。1 字节的控制用于通信控制，3 字节的长度以字节为单位显示连续访问的数据长度。因此，当应用 8 字节控制类型时，可连续访问的数据的最大长度为 16 MB。4 字节控制类型使用 2 字节的地址、1 字节的控制和 1 字节的长度。2 字节地址显示受内部访问的寄存器的地址。1 字节控制用于通信控制，1 字节长度以字节为单位显示连续访问的数据长度。由于内部使用的是 32 位地址映射，所以 2 字节的地址不足以表达一切。因此，先指定上 2 字节的基址，然后再使用下 2 字节的地址。

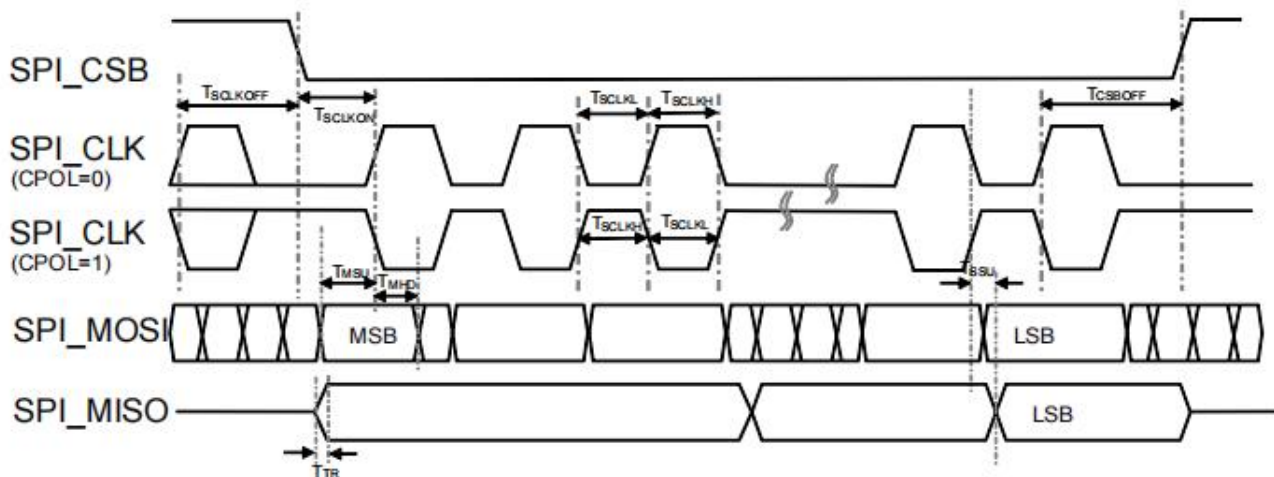


图 13: SPI 从机时序图

2.5.6. ADC

DX-WF24 有一个 10 位通用 SAR ADC，分辨率可设置为 12-14 位，具有 5KHz 至 26MHz 的可编程采样时钟。支持多达 4 个外部输入通道，支持在单次模式或连续模式下工作。ADC 支持电压输入范围为 0-3.6V。

表 6: SAR ADC 输入通道

通道数量	检测电压	描述
1	ADC1	GPIO26
2	ADC2	GPIO24
3	ADC3	GPIO20
4	ADC4	GPIO28

2.6. 参考连接电路

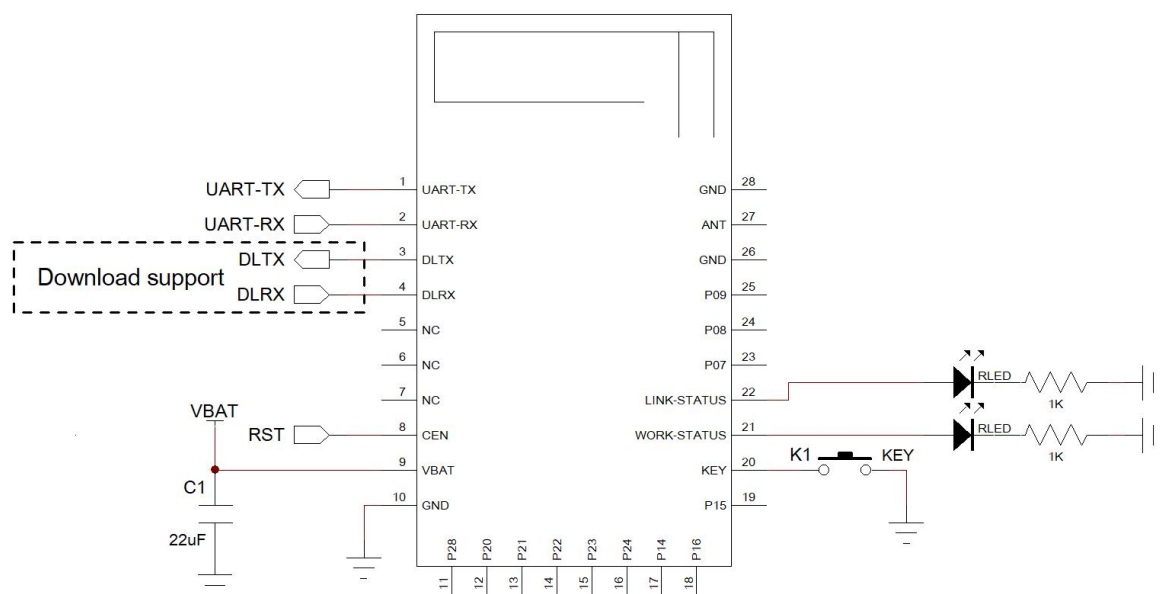


图 14: 典型应用电路

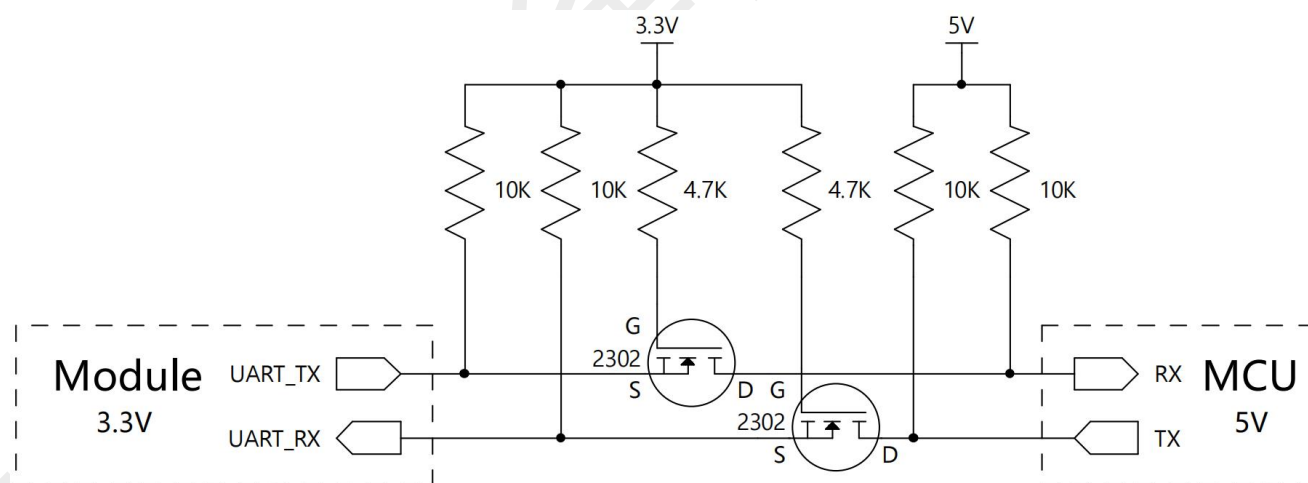


图 15: 串口电平转换参考电路



3. 电气特性、射频特性和可靠性

3.1. 最大额定值

超过绝对最大额定值的压力可能会对设备造成永久性损坏。长时间暴露在绝对最大额定条件下可能会影响设备的可靠性。

表 7: 绝对最大额定值表

参数	描述	最小值	最大值	单位
VBAT	电池稳压器供电电压	-0.3	3.6	V
PRX	RX 输入功率	-	10	dBm
TSTR	储存温度范围	-55	150	°C

3.2. 推荐使用条件

表 8: 推荐运行条件

参数	描述	最小值	典型值	最大值	单位
VBAT	电池/稳压器供电电压	2.7	-	3.6	V
VCCIF	中频供电电压	2.7	-	3.6	V
VCCRXFE	RX 的电源电压	2.7	-	3.6	V
VCCPA	PA 供电电压	2.7	-	3.6	V
VCCTX	TX 供电电压	2.7	-	3.6	V
VDDAON	数字 LDO 输出电压常亮	0.5	0.9	1.0	V
VDD_FLASH	外部闪光灯供电电压	2.7	-	3.6	V

3.3. 数字 LDO

表 9: 数字 LDO

参数	描述	最小值	典型值	最大值	单位
VDDAON	数字输出电压	0.5	0.9	1.0	V
负载电流		-	-	50	mA

3.4. 静电防护

在模块应用中，由于人体静电、微电子间带电摩擦等产生的静电，通过各种途径放电给模块，可能会对模块造成一定的损坏，因此 ESD 防护应该受到重视。在研发、生产组装和测试等过程中，尤其在产品设计中，均应采取 ESD 防护措施。例如，在电路设计的接口处以及易受静电放电损伤或影响的点，应增加防静电保护，生产中应佩戴防静电手套等。

表 10：ESD 评级

参数	描述	典型值	单位
ESD HBM	人体模型	± 2000	V
VDD_DIO2	带电器件模型	± 500	V

4. 机械尺寸及布局建议

本节描述了模块的机械尺寸，所有的尺寸单位为毫米；所有未标注公差尺寸，公差为 ± 0.3 mm

4.1. 模块机械尺

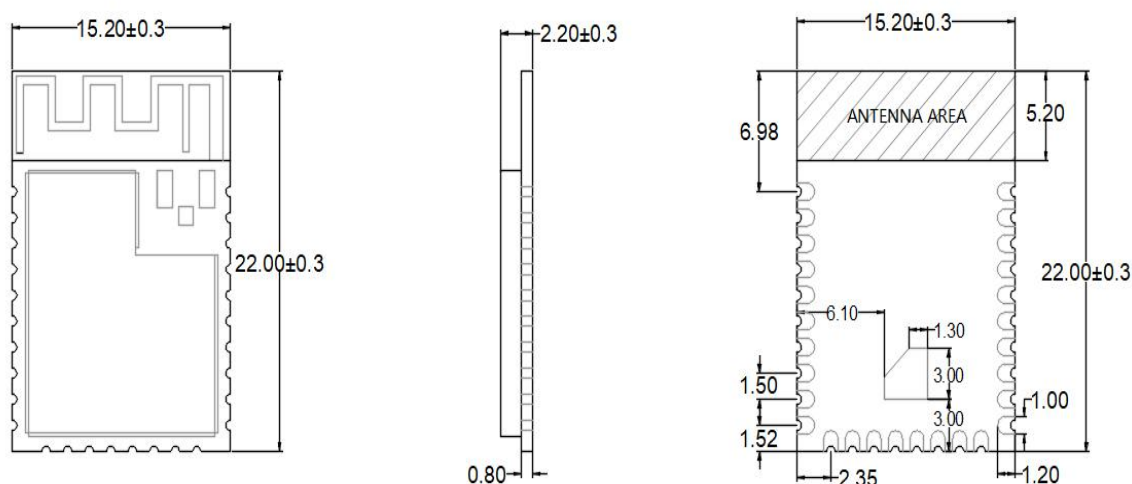


图 16：模块俯视及侧视尺寸图



4.2. 推荐封装

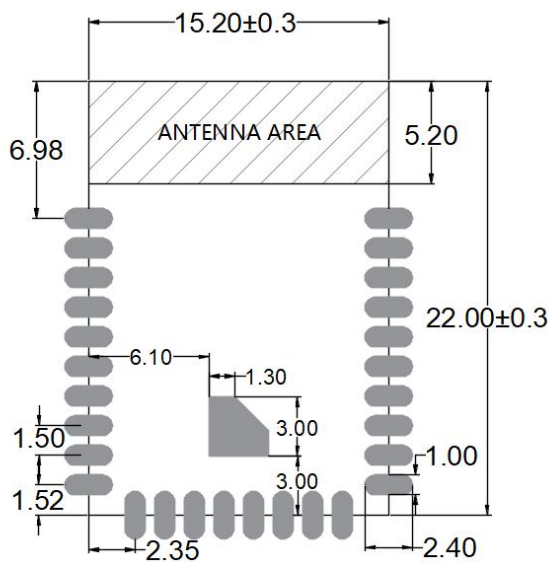


图 17: 建议封装尺寸图

4.3. 模块俯视图/底视图

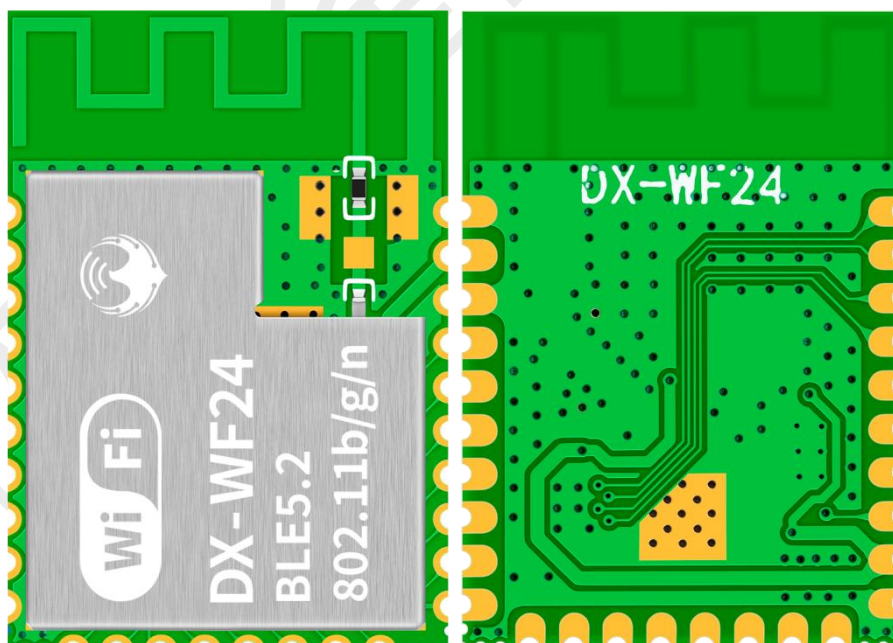


图 18: 模块俯视图和底视图

备注：

上图仅供参考，实际的产品外观和标签信息，请参照模块实物。

4.4. 硬件设计布局建议

DX-WF24 蓝牙模块工作在2.4G无线频段，使用的是板载天线，天线的驻波比(VSWR)和效率取决于贴片位置，应尽量避免各种因素对无线收发信号的影响，注意以下几点：

- 1、包围蓝牙的产品外壳避免使用金属，当使用部分金属外壳时，应尽量让模块天线部分远离金属部分。产品内部金属连接线或者金属螺钉，应尽量远离模块天线部分。
- 2、模块天线部分应靠载板PCB边缘放置或直接露出载板，不允许放置于板中间，天线方向至少有5mm的自由空间，且天线下方载板铣空，与天线平行的方向不允许铺铜和走线。
- 3、建议在基板上的模块贴装位置使用绝缘材料进行隔离，例如在该位置放一个整块的丝印 (TopOverLay)

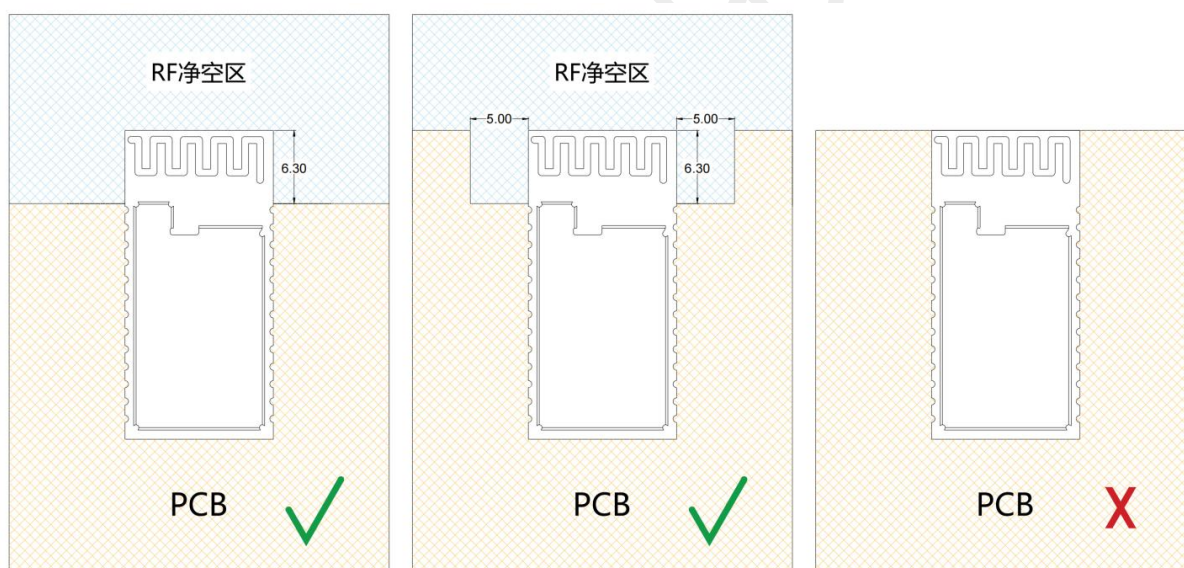


图 19：模块摆放参考位置

5. 储存、生产和包装

5.1. 存储条件

模块以真空密封袋的形式出货。模块的湿度敏感等级为 3 (MSL 3)，其存储需遵循如下条件：

1. 推荐存储条件：温度 $23\pm5^{\circ}\text{C}$ ，且相对湿度为35~60%。
2. 在推荐存储条件下，模块可在真空密封袋中存放12个月。
3. 在温度为 $23\pm5^{\circ}\text{C}$ 、相对湿度低于60%的车间条件下，模块拆封后的车间寿命为168小时。在此条件下，可直接对模块进行回流生产或其他高温操作。否则，需要将模块存储于相对湿度小于10 %的环境中（例如，防潮柜）以保持模块的干燥。
4. 若模块处于如下条件，需要对模块进行预烘烤处理以防止模块吸湿受潮再高温焊接后出现的 PCB 起泡、裂痕和分层：
 - 存储温湿度不符合推荐存储条件；
 - 模块拆封后未能根据以上第 3 条完成生产或存放；
 - 真空包装漏气、物料散装；
 - 模块返修前；

5.2. 模块烘烤处理

- 需要在 $120\pm5^{\circ}\text{C}$ 条件下高温烘烤 8 小时；
- 二次烘烤的模块须在烘烤后 24 小时内完成焊接，否则仍需在干燥箱内保存；

备注：

1. 为预防和减少模块因受潮导致的起泡、分层等焊接不良的发生，应严格进行管控，不建议拆开真空包装后长时间暴露在空气中。
2. 烘烤前，需将模块从包装取出，将裸模块放置在耐高温器具上，以免高温损伤塑料托盘或卷盘；二次烘烤的模块须在烘烤后 24 小时内完成焊接，否则需在干燥箱内保存。拆包、放置模块时请注意 ESD 防护，例如，佩戴防静电手套。

5.3. 回流焊

用印刷刮板在网板上印刷锡膏，使锡膏通过网板开口漏印到 PCB 上，印刷刮板力度需调整合适。为保证模块印膏质量，模块焊盘部分对应的钢网厚度推荐为 0.1~0.15mm。

推荐的回流焊温度为 235~250 °C，最高不能超过 250 °C。为避免模块因反复受热而损坏，强烈推荐客户在完成 PCB 板第一面的回流焊之后再贴模块。推荐的炉温曲线图（无铅 SMT 回流焊）和相关参数如下图表所示：

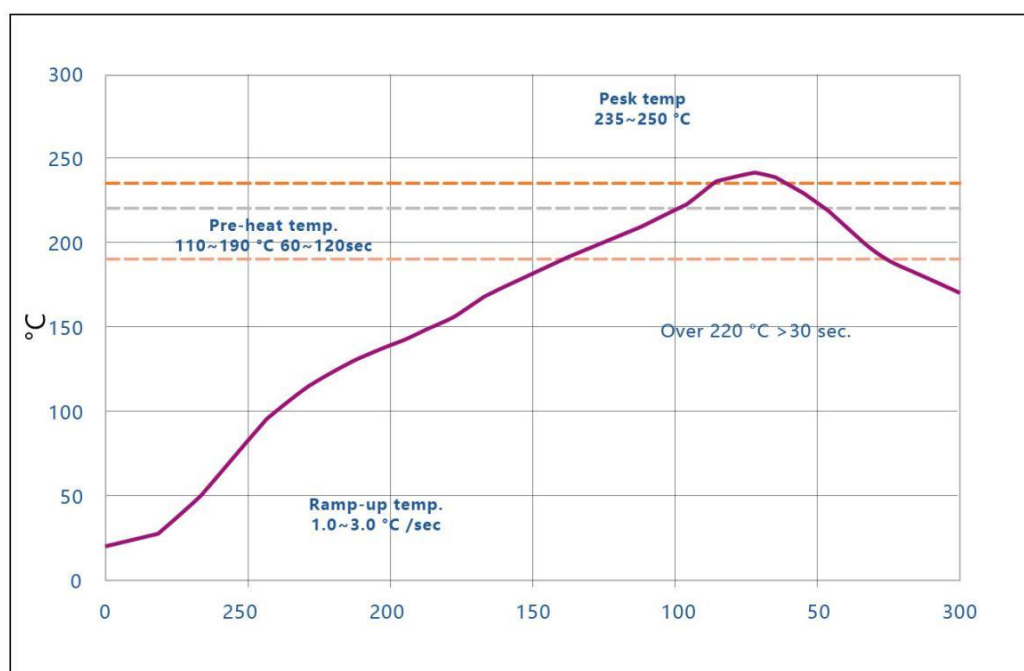


图 20：推荐的回流焊温度曲线

表 20：推荐的回流焊温度

统计名称	下限	上限	单位
坡度 1（目标=2.0）在 30.0 和 70.0 之间	1	3	度/秒
坡度 2（目标=2.0）在 70.0 和 150.0 之间	1	3	度/秒
坡度 3（目标=-2.8）在 220.0 和 150.0 之间	-5	-0.5	度/秒
恒温时间 110-190°C	60	120	秒
@220°C回流时间	30	65	秒
峰值温度	235	250	摄氏度
@235°C的总时间	10	30	秒

5.4. 包装规格

DX-WF24 模块采用卷带包装，并用真空密封袋将其封装，真空密封袋中带有干燥剂和湿度卡。每个载带有 20 米长，包含 1000 个模块，卷盘直径为 330 毫米。具体规格如下：

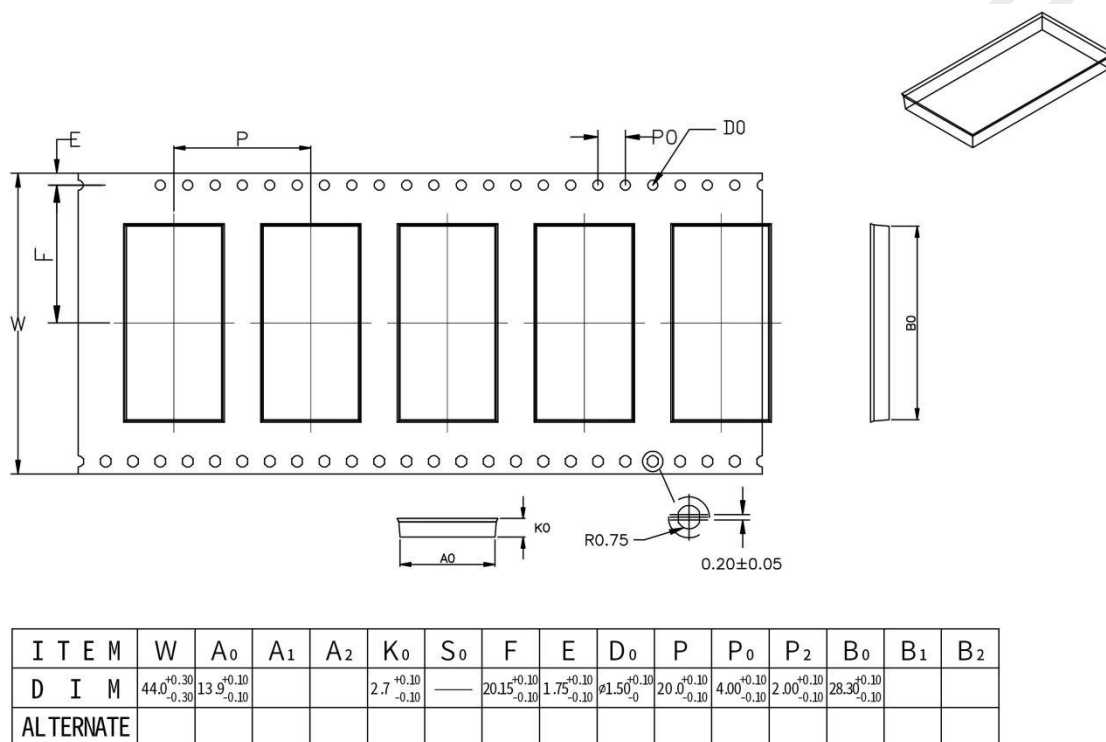


图 21：载带尺寸 (单位：毫米)

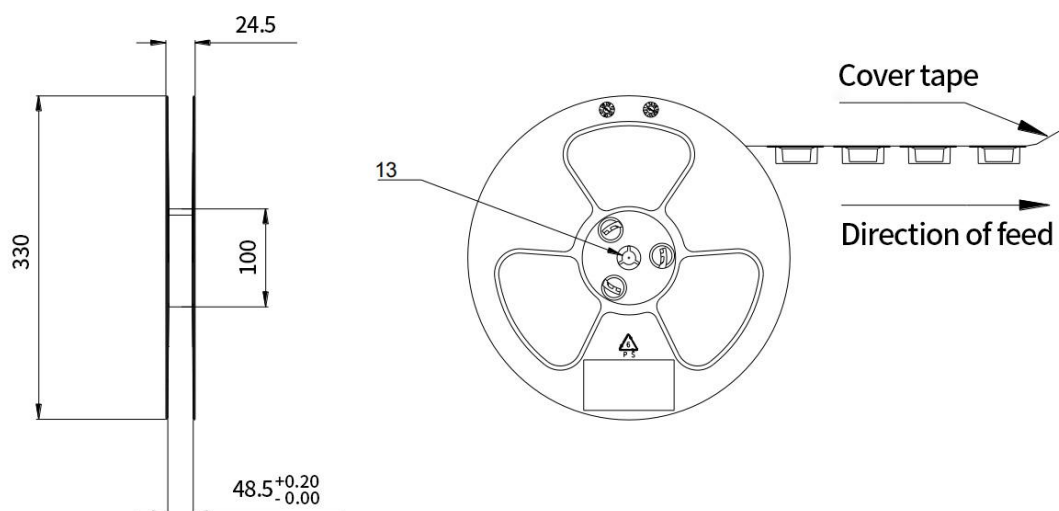


图 22：卷盘尺寸 (单位：毫米)

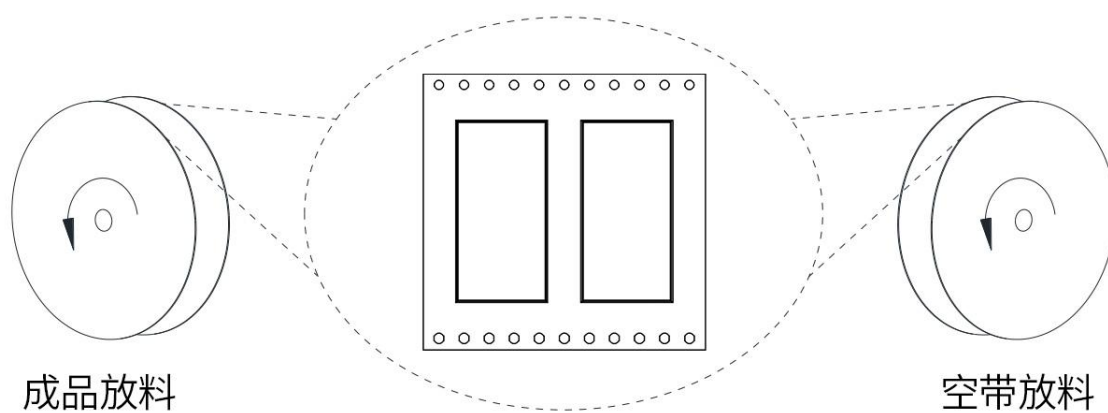


图 23: 卷带方向